

Immeuble PLAZA
 93, rue de la VILLETTE
 69 003 Lyon

contact@d2x-expertise.com
 tél: 04 20 10 25 21
 fax: 04 20 10 25 41

Architecte IT

Consultant Technique

Directeur et chef de projet

Formation

	<p>Doctorat en Mathématiques Pures (Paris VI) en 1983 (Topologie: théorie des sentinelles) Licence puis Maîtrise de Mathématiques en 1979-1981 Diplôme d'Etudes Approfondies en Electronique Electrotechnique et Automatismes en 1986 MS Computer Science MIT en 1990 (dans le cadre Digital Equipment Corp.) et DEC Technical Awards en 1990 et 1993 Membre de l'IEEE depuis 1986 et de l'ACM depuis 1990 Stages et travail : DEC Engineering 86-87-89/90/91-93, MIT en 1987, 1990 et 1993 (projet ATHENA et VMS Micro Kernel), Compaq Engineering en 2002 (projet InfiniBand et Grid), MIT projet RAW architecture.</p> <p>ITIL V2 et V3 Foundation</p>
--	--

Expériences professionnelles

2012	CONSULTANT TECHNIQUE
<p><i>ErDF</i> <i>LYON</i></p>	<p>Dans le cadre de l'appel d'offres des marchés publics, ErDF réalise un RFP sur une solution de Very Large DataBase, socle technique à une architecture de type Big Data devant se déployer dans les 3 / 4 années à venir. Travail principalement de rédaction et de coordination permettant en moins de trois mois la réalisation du RFP et des grilles d'évaluation des offres.</p> <p>Principaux résultats :</p> <ul style="list-style-type: none"> <input checked="" type="checkbox"/> Rédaction de la partie exploitabilité de l'appel d'offres des marchés publics <input checked="" type="checkbox"/> Contribution forte sur les parties architecture technique requise de la solution <input checked="" type="checkbox"/> Contribution sur la définition et les points de contrôle du POC

2007-2012	DIRECTEUR ET CHEF DE PROJET CMDB
<p><i>Centre des Technologies De l'Information</i></p> <p><i>Etat de Genève</i></p>	<p>En tant que responsable de projet du domaine "Fourniture de services" : Responsabilité et démarrage de l'atelier Outils et CMDB, comportant un aspect conception et modélisation et un aspect améliorations itératives de l'existant et de sa mise en cohérence.</p> <p>Responsabilité des travaux d'amélioration et de contrôle de la qualité des données des référentiels ...constitutifs du périmètre de la CMDB.</p> <p>Responsabilité de la mise en place et de la rédaction d'un appel d'offres pour la recherche d'une solution CMDB et d'auto découverte.</p> <p>Contributeur à la modélisation des processus et leurs implémentations : gestion de configuration, gestion de changements et gestion de release.</p> <p>Budget d'investissement 2,6 M CHF pour un budget total de 4,6 M CHF</p> <p>Principaux résultats :</p> <ul style="list-style-type: none"> <input checked="" type="checkbox"/> Contribution à la gestion du programme ITIL lot1 : cadrage des processus gestion des incidents et gestion des problèmes, mise en place du Service Desk <input checked="" type="checkbox"/> Mise en place du processus gestion de Configurations, contribution sur les processus gestion des changements et gestion des releases <input checked="" type="checkbox"/> Mise sous contrôle et mesure de la qualité des référentiels relatifs à la gestion de l'IT <input checked="" type="checkbox"/> Choix d'une solution CMDB – CMS¹, de découverte ADM et de son intégrateur <input checked="" type="checkbox"/> Mise en œuvre de la version préliminaire de la CMDS

2003-2007	CONSULTANT TECHNIQUE ET RESPONSABLE DOMAINE PRODUCTION POUR LE DÉPARTEMENT DES FINANCES
<p><i>Centre des Technologies De l'Information</i></p> <p><i>Etat de Genève</i></p>	<p>Coordinateur Technique de Production: en charge plus particulièrement du domaine de l'administration des Finances, et de la refonte du système Administration Fiscale Cantonale en technologie objet EJB et Oracle.</p> <p>Dans ce cadre, les réalisations suivantes ont été menées à bien :</p> <ul style="list-style-type: none"> - fonctionnement maîtrisé et prédictible - optimisation des travaux « batchs » critiques et atteinte d'un niveau d'exploitabilité maîtrisée -cadrage et mise sous contrôle des recettes et mises en production - mise en place d'une relation effective Développement et Production Informatique - mise en place progressive d'un suivi des incidents et des problèmes avec le client et interne au CTI <p>Principaux résultats :</p> <ul style="list-style-type: none"> <input checked="" type="checkbox"/> Audit de situation et plans d'actions <input checked="" type="checkbox"/> Batchs exploitables et compatibles avec les contraintes métier AFC (gain allant de 1000% à 600% sur le traitement) <input checked="" type="checkbox"/> Réduction des temps de mise en production : interactif (de 8h à 2h) pour le cycle de validation des batchs de 3 semaines à 5 jours

¹ CMS : Configuration Management System (ITIL V3)

05/1999-10/2003	CONSULTANT TECHNIQUE SENIOR - ARCHITECTE
<p><i>COMPAQ</i></p> <p><i>puis</i></p> <p><i>HEWLETT</i></p> <p><i>PACKARD</i></p> <p><i>PARIS</i></p> <p><i>et</i></p> <p><i>ANNECY</i></p>	<p>Responsable du développement et de l'exploitation de projets web, Compaq ayant récemment absorbé Digital Equipment, il doit faire face à des besoins stratégiques de centres informatiques de grands comptes, et la prise en compte de gestion de SI complexes. Afin de gérer le domaine TELCO, un rôle de responsable technique de compte doit être l'interface unique et, gérer l'intégralité des ressources internes sur des axes avant-vente, support et après-vente. Il doit être également capable de proposer des architectures pour ce segment de marché. En France principalement France Telecom et Bouygues Telecom sont les clients adressés.</p> <p>A partir de juin 2001, au sein du centre européen de compétences HPC (High Performance Computing), en tant qu'Architecte et Consultant senior dans le domaine HPC, travaille en référant technique et support tant au plan avant-vente que réalisation des projets de déploiement, d'intégration ou de démonstration.</p> <ul style="list-style-type: none"> ■ Suivi et gestion de l'ensemble des projets avant-vente et après-vente pour les clients Telco France ■ Coordination des ressources techniques pour élaborer des réponses aux demandes, des solutions, ou pour permettre la réalisation de «proof of concept» ■ Conception d'architecture de solutions ■ Réalisation de présentations techniques détaillées au niveau : technologique (matériel et logiciel), solutions applicatives ou SI Telco, et visites de références avec les R&D de Compaq ■ Architecte de systèmes HPC (CEA, NASA, CNRS, Polytechnica Barcelona...) ■ Expertise Technique sur les serveurs à architecture DEC Alpha EV7, INTEL Itanium et AMD SledgeHammer, et les GRID Quadrics et Infiniband. Supervision des benchmarks associés. ■ Promoteur interne HP sur ces technologies Infiniband et AMD HyperTransport

1998 -1999	DIRECTEUR DE PROGRAMME
<p><i>SFR - Cegetel</i></p> <p><i>La Défense</i></p>	<ul style="list-style-type: none"> ■ Direction du programme « Croissance et Fiabilisation » <ul style="list-style-type: none"> ○ Gestion et coordination des projets d'études et développement et des projets d'infrastructures ○ Mise à jour des référentiels documentaires ○ Création d'une cartographie des SI ○ Gestion des changements et des mises en production ○ Collaboration à l'arbitrage des attributions budgétaires d'un montant total de <u>220 MF</u> environ ■ Coordination avec les projets de passage à l'an 2000 <ul style="list-style-type: none"> ○ Synergie sur les évolutions de données ○ Coordination sur les planifications d'évolutions fonctionnelles et les mises en production ■ Expertise technique <ul style="list-style-type: none"> ○ Gestion de capacité des services de SI critiques ○ Simulation du SI ITHAQUE par système à évènements discrets pour validation du prototype <p>Principaux Résultats :</p> <ul style="list-style-type: none"> ☑ Cartographie des SI ☑ Référentiel des bases de données des SI ☑ Modélisation à jour des données des bases de données DB2 ☑ Gestion des capacités des SI et des infrastructures ☑ Tenue en capacité et en performances des SI et des infrastructures sur les pics saisonniers de sollicitations. ☑ Plan d'amélioration sur 5 ans

1997	CONSULTANT TECHNIQUE
<p><i>APOGEE</i></p> <p><i>Comm.</i></p> <p><i>PARIS</i></p>	<ul style="list-style-type: none"> ■ Positionnement des projets d'infrastructures dans la méthodologie TOGAF émergente ■ Résolution des problèmes et optimisation de la mise en œuvre de l'hyperviseur ISM de BULL à la BnF (Bibliothèque nationale de France) <ul style="list-style-type: none"> ○ Gestion des alarmes ○ Organisation des niveaux de gestion des alertes techniques ○ Optimisation des cartographies des éléments d'infrastructures ○ Plan d'amélioration pour la corrélation et la gestion des configurations (avec une vision orientée service SI) ■ Mise en place d'un partenariat et de l'intégration de Systar Business Bridge <ul style="list-style-type: none"> ○ Mise en place d'un projet pilote à la BNP ○ Organisation interne

1994-1997	ARCHITECTE TECHNIQUE ET DIRECTEUR DE PROJET
<p><i>UNEDIC PARIS et FRANCE</i></p>	<ul style="list-style-type: none"> ■ Validation technique annuelle des investissements en mainframe, serveurs, stockage, système d'archivage, et logiciels ■ Assistance sur la gestion de capacité des centres, en particulier en élaborant des stratégies techniques et fonctionnelles pour déléguer des évolutions mainframes ■ Coordination des Missions Techniques Nationales gestion de production et métrologie ■ Direction des projets : <ul style="list-style-type: none"> ○ Automatisation des mises en production (incluant des retours arrière automatisés en cas d'échec) ○ Administration et supervision des centres de production BULL ○ Normalisation et standards pour les systèmes AIX ○ Métrologie des centres de Production et métrologie nationale de l'IT et des SI ○ Validation technique du projet PICASSO <p>Principaux Résultats :</p> <ul style="list-style-type: none"> ☑ Projets livrés dans les délais et opérationnels ☑ Création d'une réelle synergie inter DataCenters ☑ Mise en place du système de métrologie à 3 niveaux : centre, régional et national (toujours opérationnel en 2012 !) ☑ Mise en place d'un outil de simulation de fonctionnement de SI ☑ Coût de fonctionnement de l'informatique diminué de 25% en un peu plus de 2 ans, permettant de passer sous la barre des 1% de la trésorerie du Régime d'Assurances Chômage. ☑ Coordination et maîtrise de l'ensemble des projets IT de l'Assurance Chômage.

1993	INGENIEUR SUPPORT – ARCHITECTE TECHNIQUE
<p><i>AGF SI La Défense</i></p>	<ul style="list-style-type: none"> ■ Validation des spécifications détaillées et des cahiers de tests ■ Développement des interfaces en technologie Objet avec PolyCenter et Tivoli ■ Tests fonctionnels et techniques sur plateforme de recette ■ Résolution des problèmes (niveau 2 et 3) sur les systèmes distribués ■ Développement d'outils spécifiques pour les plateformes DEC : transfert de fichiers cryptés et sécurisés sans limite de taille, gestionnaire d'espace disque.

1984-1993	INGENIEUR SUPPORT FRANCE PRINCIPAL SYSTEM ENGINEER
<p><i>DIGITAL Equipment Corp.</i></p> <p><i>EVERY BOSTON GALWAY</i></p>	<ul style="list-style-type: none"> ■ Mise en place et gestion technique des configurations VAXCluster internes à DIGITAL France ■ Ingénieur Support France niveau 2 et 3 pour le domaine VAX, VAXCluster et VMS : « fly and fix » pour les clients français et interfaces avec R&D et CSSE² ■ Intégration et support des coupleurs DRB32 et des logiciels associés pour les interfaces VAX – CRAY (par exemple CGG³), pour le GANIL⁴ et le CERN ■ Mise au point du VAX 9000, Responsabilité technique du groupe I/ O Design Verification and Test (18 ingénieurs, budget 12 MF) ■ Ingénieur responsable du Support Europe pour les Clients VAX9000 (VMS et SystemV) ■ Ingénieur – Expert technique OS et I/O⁵ au sein de la R&D

1983-1984	INGENIEUR SUPPORT ET DEVELOPPEMENT
<p><i>NORSK DATA</i></p> <p><i>Lyon et Ferney Voltaire</i></p>	<ul style="list-style-type: none"> ■ Ingénieur Support pour le Sud de la France (42 machines) : maintenance des logiciels et des systèmes, résolutions des dysfonctionnements et escalade éventuelle à la R&D Oslo, élaboration et mise en place de solutions de contournement et de correctifs. ■ Développement d'un outil de récupération de données, et de restructuration de disques ■ Développement d'interface pour le bus d'instrumentation CAMAC pour le projet LEP du CERN ■ Développement de solutions de pré-traitements de données en amont de l'enregistrement magnétique haute vitesse sur appareil Tandberg⁶ ■ Tests et validation des solutions

² CSSE : Customer Support Service Engineering

³ CGG : Compagnie Générale de Géophysique

⁴ GANIL : Grand Accélérateur National d'Ions Lourds à Caen

⁵ Operating System et Entrées / Sorties

⁶ Toujours dans le cadre du projet LEP du CERN, en particulier en traitement de signal : transformées de Fourier rapides et transformées de Lagrange.

1979-1982	INGENIEUR SUPPORT ET DEVELOPPEMENT
<p><i>MICHELIN</i></p> <p><i>Clermont-Ferrand</i></p>	<ul style="list-style-type: none"> ■ Réalisation d'un moniteur temps réel Fortran ■ Réalisation des bibliothèques mathématiques et de traitement du signal en assembleur ■ Construction du centre de calcul Computer Automation ■ Réalisation de l'application de gestion des presses de cuisson et de l'ordonnancement des lignes de cuisson ■ Tests et validation de cette application ■ Contribution à la validation du nouveau système d'exploitation CARTOS pour LSI4 ■ Mises à jour de l'ensemble des modifications GCOS pour les rendre compatibles avec la version 4JS3 ■ Développement d'un transducteur pour automatiser les changements de formats de données ■ Test et Validation des modifications, mise en production de la version GCOS 4JS3 sur le HB 66/80